**Logic Specification**

|  |  |  |  |
| --- | --- | --- | --- |
| Name | Mario F. Vélez R. | Date | 03/05/2017 |
| Project/Task | PSP Tarea 7 | | |

|  |  |
| --- | --- |
| **Design** | Plantilla de especifación operacional |
| **References** | Plantilla de especifación de estados |
|  | Diseño conceptual |
|  | Diseño UML |
|  | Formato Metafora-Arquitectura |

|  |  |
| --- | --- |
| **Parameters** | Arreglo1, arreglo2, arreglo3, arreglo4, arreglo5, arreglo6, arreglo7 = conjunto de datos para pruebas |
|  | Parametros Tarea 3 = mismos parámetros utilizados para los métodos de la tarea 3 |
|  | Parametros Tarea 4 = mismos parámetros utilizados para los métodos de la tarea 4 |
|  | Parametros Tarea 5 = mismos parámetros utilizados para los métodos de la tarea 5 |
|  | Parametros Tarea 6 = mismos parámetros utilizados para los métodos de la tarea 6 |
|  |  |

|  |
| --- |
| Se inicia el programa |
| Se toma el valor del arreglo1 y el arreglo2 |
| Se calcula la correlación entre ambos conjuntos de datos |
| Se calcula la significancia de la correlación |
| Se calculan los parámetros de regresión lineal |
| Se calcula el valor yK |
| Se calcula el intervalo de predicción de 70% |
| Se calcula el valor UPI y LPI |
| Se almacenan los resultados en un arreglo |
| Se repite el proceso para el arreglo3 y el arreglo4 |
| Se repite el proceso para el arreglo5 y el arreglo6 |
| Se repite el proceso para el arreglo5 y el arreglo7 |
| Cuando todos los casos sean resueltos se envían los arreglos obtenidos para su visualización |